



Oznámení o konání obhajoby dizertační práce

Doktorand:	Ing. Jiří Kvasnička
Název dizertační práce:	Reliability Analysis of SRAM-based Field-Programmable Gate Arrays
Doktorský studijní program:	P1801 Informatika
Školitel:	doc. Ing. Hana Kubátová, CSc., FIT ČUT
Složení komise:	prof. Ing. Pavel Tvrđík, CSc., FIT ČVUT (předseda) doc. Ing. Petr Fišer, Ph.D., FIT ČVUT (místopředseda) doc. Ing. Stanislav Racek, CSc., FAV ZČU v Plzni (oponent) doc. Michel Renovell, Ph.D., LIRMM, FR (oponent) prof. Ing. Viera Stopjaková, PhD., FEI STU, SR (oponent) doc. Ing. Vladimír Drábek, CSc., FIT VUT doc. Ing. Josef Dobeš, CSc., FEL ČVUT
Datum a čas:	21. leden 2014, 11:00 hod.
Místo:	Fakulta informačních technologií, místnost č. A-1452, 14. patro, Thákurova 7, 160 00 Praha 6

Dizertační práce je k dispozici k veřejnému nahlédnutí na Oddělení pro vědu a výzkum na děkanátu Fakulty informačních technologií ČVUT v Praze, Thákurova 9, 160 00 Praha 6, 3. poschodí, místnost č. 308.

V Praze, dne 19.12.2013

doc.RNDr. Marcel Jiřina, Ph.D.
proděkan pro vědu a výzkum FIT